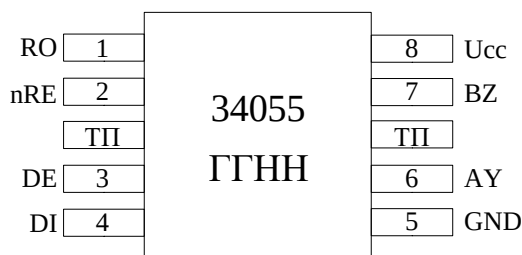




Микросхема приемопередатчика по стандарту RS-485 K5559ИН27У

Основные характеристики микросхемы:

- Напряжение источника питания от 4,5 до 5,5 В;
- Входной импеданс приемника соответствует 1/8 единице нагрузки, что допускает параллельное включение до 256 микросхем;
- Синфазное напряжение шины данных от минус 7 до плюс 12 В;
- Защита от перегрева;
- Защита от короткого замыкания;
- Отказоустойчивый к наличию короткого замыкания и обрыву приемник, не требующий использования внешних отказоустойчивых резисторов;
- Скорость передачи данных до 30 Мбит/с;
- Тепловое сопротивление кристалл-корпус не более 24,3 °С/Вт;
- Масса микросхем не более 0,75 г;
- Температурный диапазон от минус 60 °С до плюс 125 °С



ТП – технологическая перемычка

ГГ – год выпуска

НН – неделя выпуска

Тип корпуса:

- восьмивыводной металлокерамический корпус Н02.8-1В.

Общее описание и область применения микросхемы

Микросхемы интегральные К5559ИН27У (далее – микросхемы) предназначены использования в аппаратуре в качестве приемопередатчика по стандарту RS-485 со скоростью передачи данных до 30 Мбит/с.

Содержание

1	Структурная блок-схема микросхемы	3
2	Условное графическое обозначение	3
3	Описание выводов	4
4	Указания по применению и эксплуатации	5
5	Описание функционирования микросхемы	6
5.1	Режим передатчика. RS-485	6
5.2	Режим приемника. RS-485	6
5.3	Микросхема в режиме «Выключено» (Shutdown)	7
5.4	Максимальная длина шины	7
6	Временные диаграммы	8
7	Типовая схема включения микросхем	10
8	Электрические параметры микросхемы	11
9	Предельно-допустимые характеристики микросхемы	13
10	Габаритный чертеж микросхемы	14
11	Информация для заказа	15

1 Структурная блок-схема микросхемы

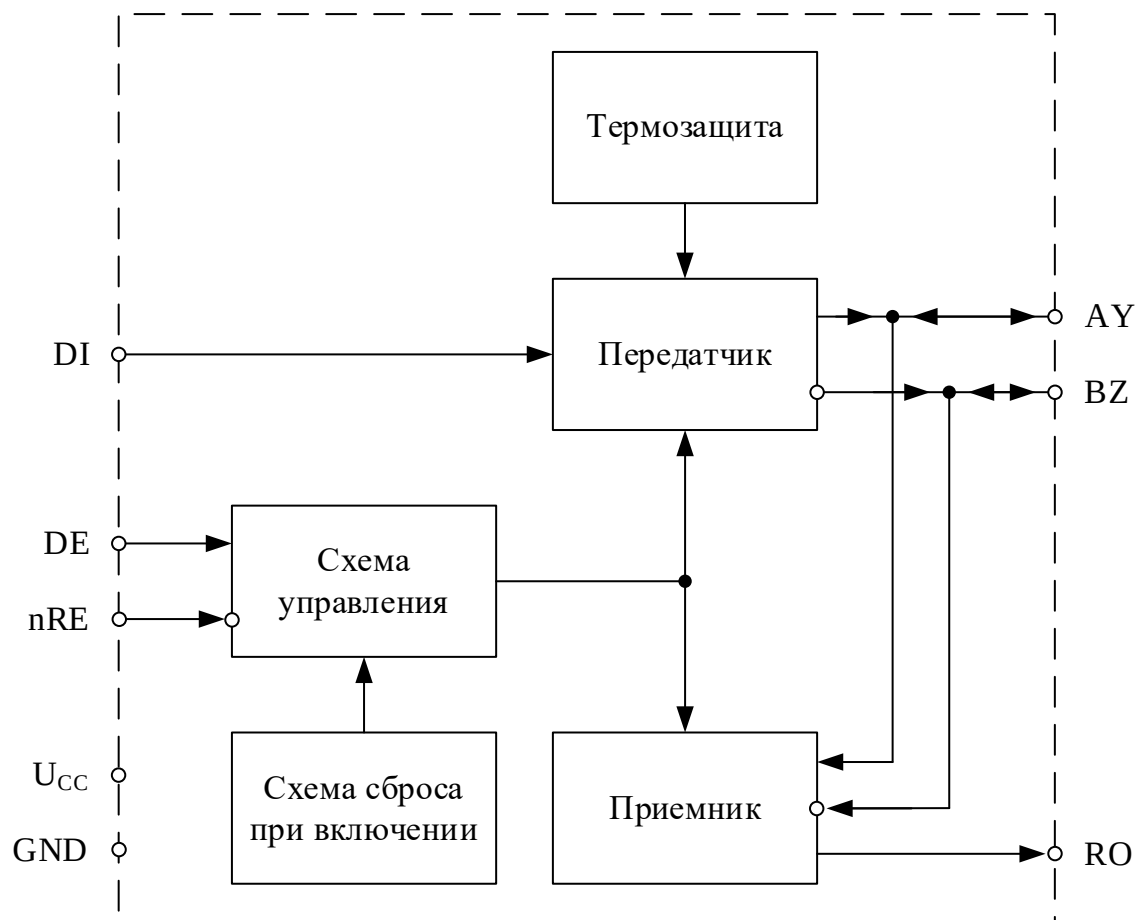


Рисунок 1 – Структурная блок-схема микросхемы

2 Условное графическое обозначение

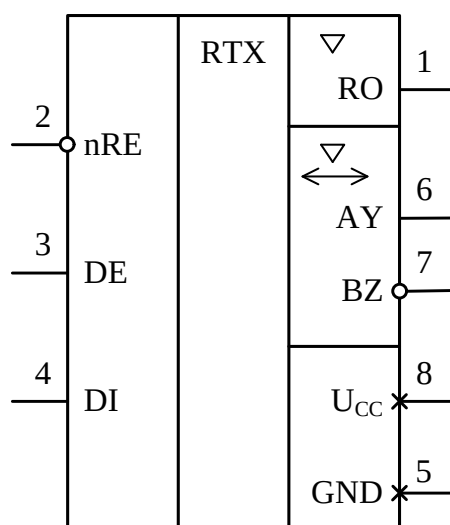


Рисунок 2 – Условное графическое обозначение

3 Описание выводов

Таблица 1 – Описание выводов микросхемы

Номер вывода	Обозначение вывода	Функциональное назначение вывода	
1	RO	Выход	Выход приемника
2	nRE	Вход	Включение/выключение приемника: «0» – приемник включен; «1» – приемник выключен
3	DE	Вход	Включение/выключение передатчика: «0» – передатчик выключен; «1» – передатчик включен
4	DI	Вход	Вход передатчика
5	GND	GND	Общий
6	AY	Вход/выход	«Положительный» выход передатчика / вход приемника
7	BZ	Вход/выход	«Отрицательный» выход передатчика / вход приемника
8	U _{CC}	PWR	Питание

4 Указания по применению и эксплуатации

При ремонте аппаратуры и измерении параметров замену микросхем необходимо проводить только при отключенных источниках питания.

Инструмент для пайки (сварки) и монтажа не должен иметь потенциал, превышающий 0,3 В относительно шины общий.

Запрещается подведение каких-либо электрических сигналов (в том числе шин питания и общий) к выходу RO, если он не используется.

Неиспользуемые логические входы nRE, DE и DI необходимо соединить с шиной общий или с шиной питания в соответствии с таблицами истинности.

Технологическая перемычка, расположенная между выводами nRE и DE, электрически соединена с крышкой микросхемы. Технологическую перемычку необходимо соединить с шиной общий.

Технологическую перемычку, расположенную между выводами AY и BZ, не имеющую электрических связей, необходимо оставить неподключенной или соединить с шиной общий.

Конденсаторы, подключаемые к выводу питания, располагать как можно ближе к корпусу микросхемы.

Порядок подачи и снятия напряжения питания и входных сигналов на микросхему:

- подача (включение микросхемы): общий, питание, входные сигналы или одновременно;
- снятие (выключение микросхемы): одновременно или в обратном порядке.

Допускается подача входных напряжений на входы/выходы AY и BZ при отключенном напряжении питания.

Типовая схема включения микросхем приведена в разделе 7 «Типовая схема включения микросхем».

5 Описание функционирования микросхемы

5.1 Режим передатчика. RS-485

Выходы передатчика имеют ограничение скорости нарастания/спада выходного сигнала для уменьшения уровня электромагнитных помех и отражений при неидеально согласованной шине. Таким образом, обеспечивается стабильная передача информации.

В схеме реализовано два механизма защиты выходов передатчика:

- по максимальному выходному току;
- по рассеиваемой мощности.

Защита активизируется в случаях неправильного использования схемы приемопередатчика, замыкания выходов передатчика на шины питания и/или общий, а также при возникновении конфликтных ситуаций – попытки одновременной передачи данных несколькими приемопередатчиком.

Схема термозащиты срабатывает при температуре кристалла не менее 160 °С и переводит схему передатчика в состояние «Выключено».

Таблица истинности работы передатчика микросхемы приведена в таблице 2

Таблица 2 – Таблица истинности работы передатчика

Входы			Выходы
nRE	DE	DI	AY – BZ
X	1	1	$\geq U_{O_D}$
X	1	0	$\leq -U_{O_D}$
0	0	X	Z
1	0	X	Z. Режим «Выключено»
Примечание – Логический уровень на выводе: 1 – логическая «1»; 0 – логический «0»; X – любое значение: логическая «1» или логический «0»; Z – высокий импеданс (высокое выходное сопротивление)			

5.2 Режим приемника. RS-485

Выход приемника находится в состоянии высокого логического уровня, когда входы приемника замкнуты или не подключены (обрыв), или, когда они подключены к согласованной шине, на которой все подключенные передатчики находятся в состоянии с высоким выходным сопротивлением. Данная особенность достигается смещением входного дифференциального порогового напряжения приемника в диапазон от минус 50 мВ до минус 200 мВ, что не противоречит требованиям стандарта. Благодаря этому не требуется использование внешних отказоустойчивых резисторов.

Таблица истинности работы приемника микросхемы приведена в таблице 3.

Таблица 3 – Таблица истинности работы приемника

Входы			Выходы
nRE	DE	AУ – ВZ	RO
0	X	≥ -50 мВ	1
0	X	≤ -200 мВ	0
0	X	Обрыв/замыкание	1
1	1	X	Z
1	0	X	Z. Режим «Выключено»
Примечание – Логический уровень на выводе: 1 – логическая «1»; 0 – логический «0»; X – любое значение: логическая «1» или логический «0»; Z – высокий импеданс (высокое выходное сопротивление)			

На входе приемника имеется формирователь входного сигнала, гистерезис которого обеспечивает невосприимчивость приемника к быстро меняющимся входным дифференциальным сигналам, а также сигналам с очень медленными скоростями нарастания/спада.

Приемник микросхемы имеет встроенное смещение, поэтому для задания смещения в линии не требуется использование внешних резисторов.

Входной импеданс приемника RS-485 по стандарту не должен быть меньше 12 кОм, стандартный передатчик способен работать на 32 единицы нагрузки. Входной импеданс микросхемы составляет 1/8 единицы нагрузки (не менее 96 кОм), что позволяет параллельно подключить к шине до 256 эквивалентных приемопередатчиков. Также допустима комбинация на шине микросхем с приемопередатчиками, имеющими другой входной импеданс.

5.3 Микросхема в режиме «Выключено» (Shutdown)

Подача на вход DE логического «0» при подаче на вход nRE логической «1» переводит микросхему в режим «Выключено» (Shutdown) с пониженным током потребления. Микросхема не переходит в этот режим, если время удержания комбинации DE = «0» и nRE = «1» на входах меньше 50 нс. Для гарантированного переключения в режим «Выключено» время удержания комбинации DE = «0» и nRE = «1» на входах должно быть не менее 700 нс.

5.4 Максимальная длина шины

Максимальная длина шины по стандарту RS-485 составляет 1200 м. В случае превышения данной длины следует использовать повторители.

6 Временные диаграммы

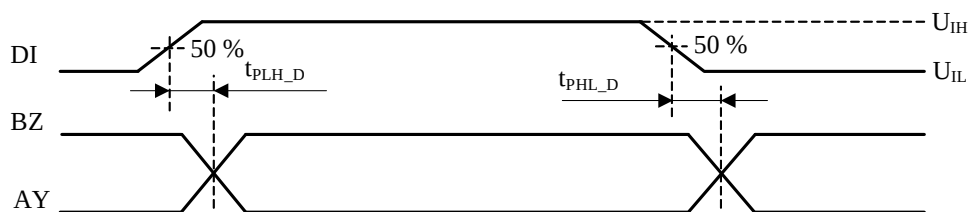
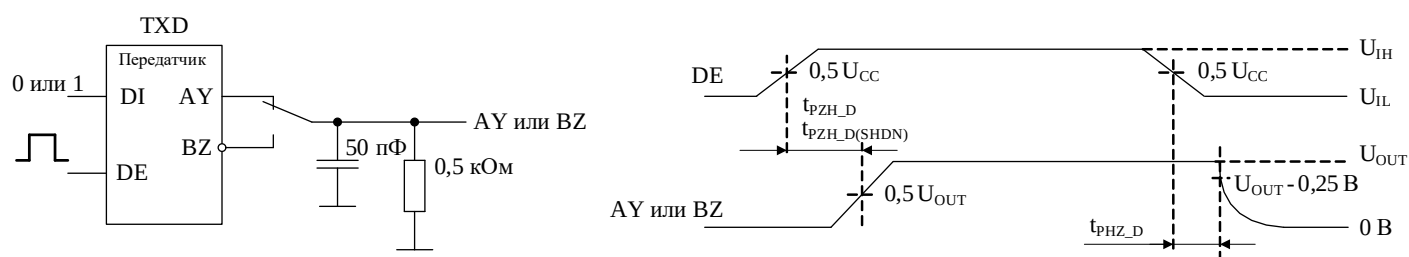
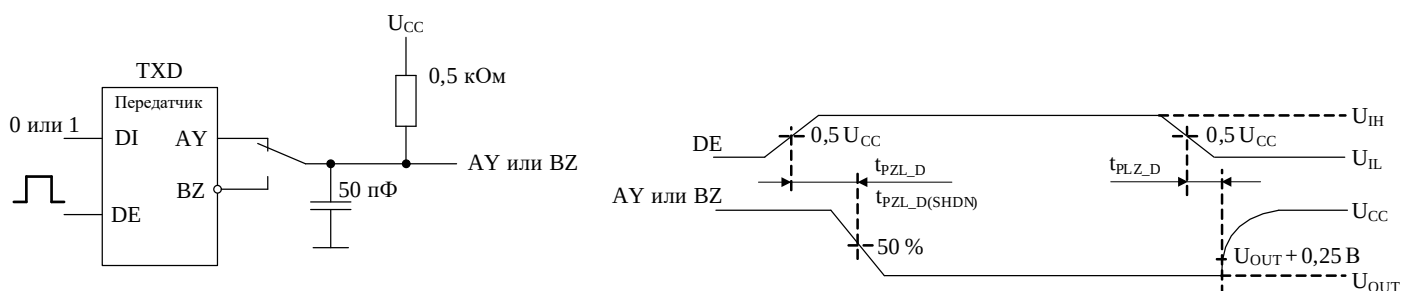


Рисунок 3 – Временная диаграмма при измерении t_{PLH_D} и t_{PHL_D}



а) t_{PZH_D} , t_{PHZ_D} и $t_{PZH_D(SHDN)}$



б) t_{PZL_D} , t_{PLZ_D} и $t_{PZL_D(SHDN)}$

Рисунок 4 – Условные схемы включения и временные диаграммы при измерении

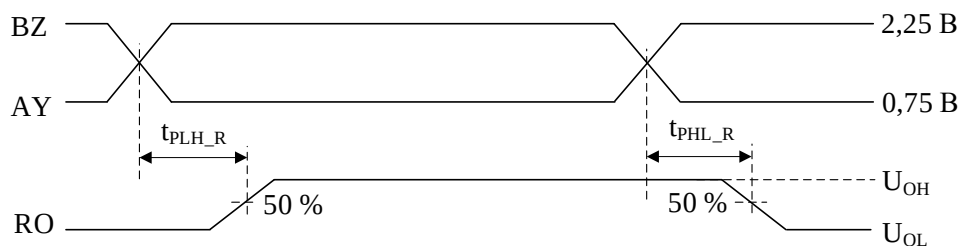
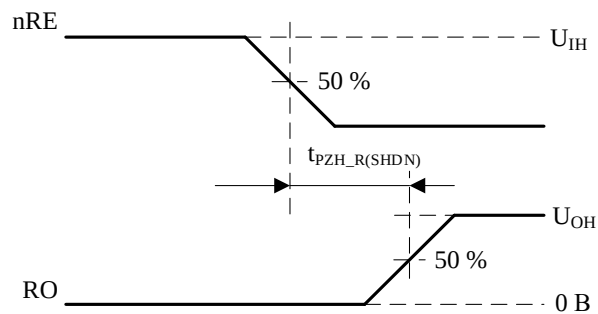
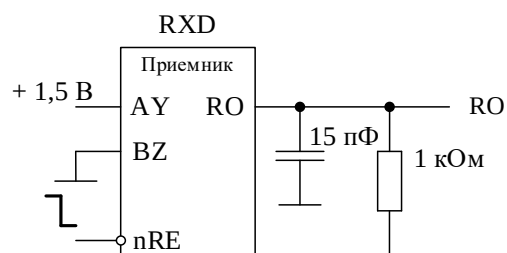
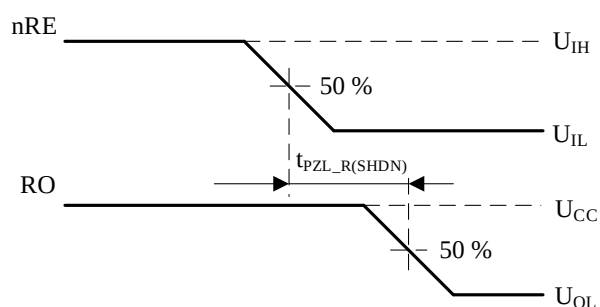
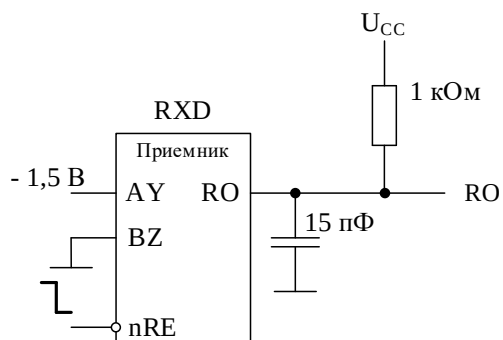


Рисунок 5 – Временная диаграмма при измерении t_{PLH_R} и t_{PHL_R}



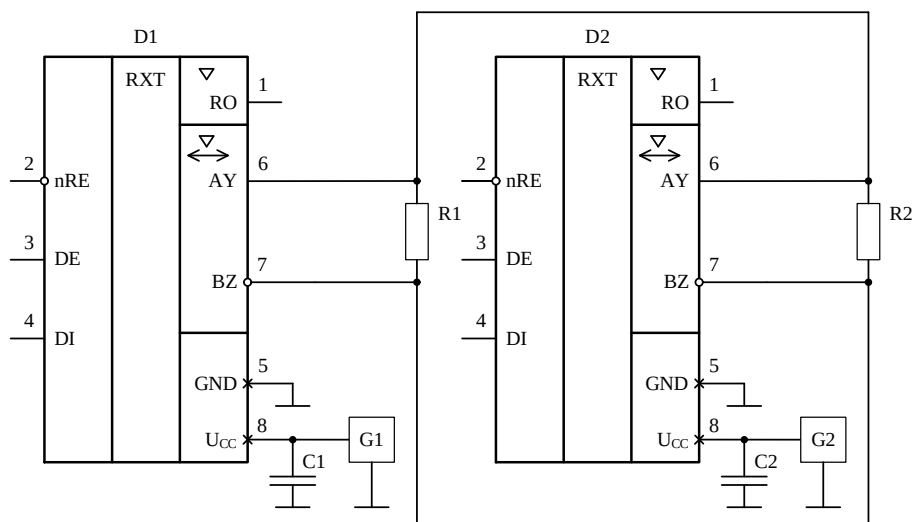
а) $t_{PZH_R(SHDN)}$



б) $t_{PZL_R(SHDN)}$

Рисунок 6 – Условные схемы включения и временные диаграммы при измерении

7 Типовая схема включения микросхем



C1, C2 – конденсаторы емкостью не менее 0,1 мкФ $\pm 20\%$;

D1, D2 – включаемые микросхемы K5559ИН27У;

G1, G2 – источники напряжения питания 4,5 – 5,5 В;

R1, R2 – резисторы сопротивлением 120 Ом.

Микросхемы должны использоваться в линии передачи, согласованной с обоих концов резисторами сопротивлением 120 Ом.

Рисунок 7 – Типовая схема включения микросхем без внешнего смещения линии (RS-485)

8 Электрические параметры микросхемы

Таблица 4 – Электрические параметры микросхем при приемке и поставке

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды, °С
		не менее	не более	
Выходное дифференциальное напряжение передатчика, В, при: $4,5 \leq U_{CC} \leq 5,5$ В, при: $R_L = 100$ Ом; $R_L = 54$ Ом	U_{OD}	2,5	U_{CC}	25, 125, – 60
		2,0		
Изменение выходного дифференциального напряжения передатчика, В	ΔU_{OD}	–	0,2	
Выходное синфазное напряжение передатчика, В, при: $R_L = 100$ Ом; $R_L = 54$ Ом	U_{OC}	–	3	
Изменение выходного синфазного напряжения передатчика, В, при: $R_L = 100$ Ом; $R_L = 54$ Ом	ΔU_{OC}	–	0,2	
Выходное напряжение высокого уровня приемника, В, при: $I_O = -1$ мА	U_{OH}	$U_{CC} - 0,6$	–	
Выходное напряжение низкого уровня приемника, В, при: $I_O = 1$ мА	U_{OL}	–	0,4	
Ток потребления, мА, при: $U_{nRE} = 0$ В, $U_{DE} = U_{CC}$, без нагрузки $U_{nRE} = U_{CC}$, $U_{DE} = U_{CC}$, без нагрузки $U_{nRE} = 0$ В, $U_{DE} = 0$ В	I_{CC}	–	1,8	
Ток потребления в состоянии «Выключено», мкА (приемник и передатчик выключены), при: $U_{nRE} = U_{CC}$, $U_{DE} = 0$ В	I_{SHDN}	–	20	
Входной ток высокого/низкого уровня, мкА, на выводах nRE, DE и DI	I_{IH} I_{IL}	– 1	1	
Ток утечки на входе приемника, мкА	I_{L_R}	– 100	125	
Ток короткого замыкания выхода передатчика, мА, при: $U_{CC} \leq U_{AY}(U_{BZ}) \leq 12$ В при: -7 В $\leq U_{AY}(U_{BZ}) \leq 0$	I_{OS_D}	40	250	
		– 250	– 40	
Минимальный ток короткого замыкания передатчика по абсолютной величине, мА при: $U_{CC} - 1$ В $\leq U_{AY}(U_{BZ}) \leq 12$ В при: -7 В $\leq U_{AY}(U_{BZ}) \leq 1$ В	I_{OSF_D}	40	–	
		–	– 40	

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды, °С
		не менее	не более	
Выходной ток приемника в состоянии «Выключено», мкА	I_{OZ_R}	– 1	1	25, 125, – 60
Ток короткого замыкания выхода приемника, мА, при: $0\text{ В} \leq U_{RO} < U_{CC}$	I_{OS_R}	– 110	110	
Время задержки распространения сигнала передатчика при включении/ выключении, нс, при: $C_L = 50\text{ пФ}$, $R_L = 54\text{ Ом}$; при: $4,5\text{ В} \leq U_{CC} \leq 5,5\text{ В}$	t_{PLH_D} t_{PHL_D}	–	15	
Время задержки распространения сигнала передатчика при переходе из состояния «Выключено» в состояние высокого/низкого уровня, нс, при: $U_{nRE} = 0\text{ В}$ (приемник включен)	t_{PZH_D} t_{PZL_D}	–	60	
Время задержки распространения сигнала передатчика при переходе из состояния высокого/низкого уровня в состояние «Выключено», нс, при: $U_{nRE} = 0\text{ В}$ (приемник включен)	t_{PHZ_D} t_{PLZ_D}	–	100	
Время задержки распространения сигнала передатчика при переходе из состояния «Выключено» в состояние высокого/низкого уровня, мкс, при: $U_{nRE} = U_{CC}$ (приемник выключен)	$t_{PZH_D}(SHDN)$ $t_{PZL_D}(SHDN)$	–	5,5	
Время задержки распространения сигнала приемника при включении/выключении, нс	t_{PLH_R} t_{PHL_R}	–	60	
Разность задержек распространения сигнала приемника, нс, $ t_{PLH_R} - t_{PHL_R} $	t_{SKEW_R}	–	30	
Время задержки распространения сигнала приемника при переходе из состояния «Выключено» в состояние высокого/низкого уровня, мкс, при: $U_{DE} = 0\text{ В}$ (передатчик выключен)	$t_{PZH_R}(SHDN)$ $t_{PZL_R}(SHDN)$	–	5,5	

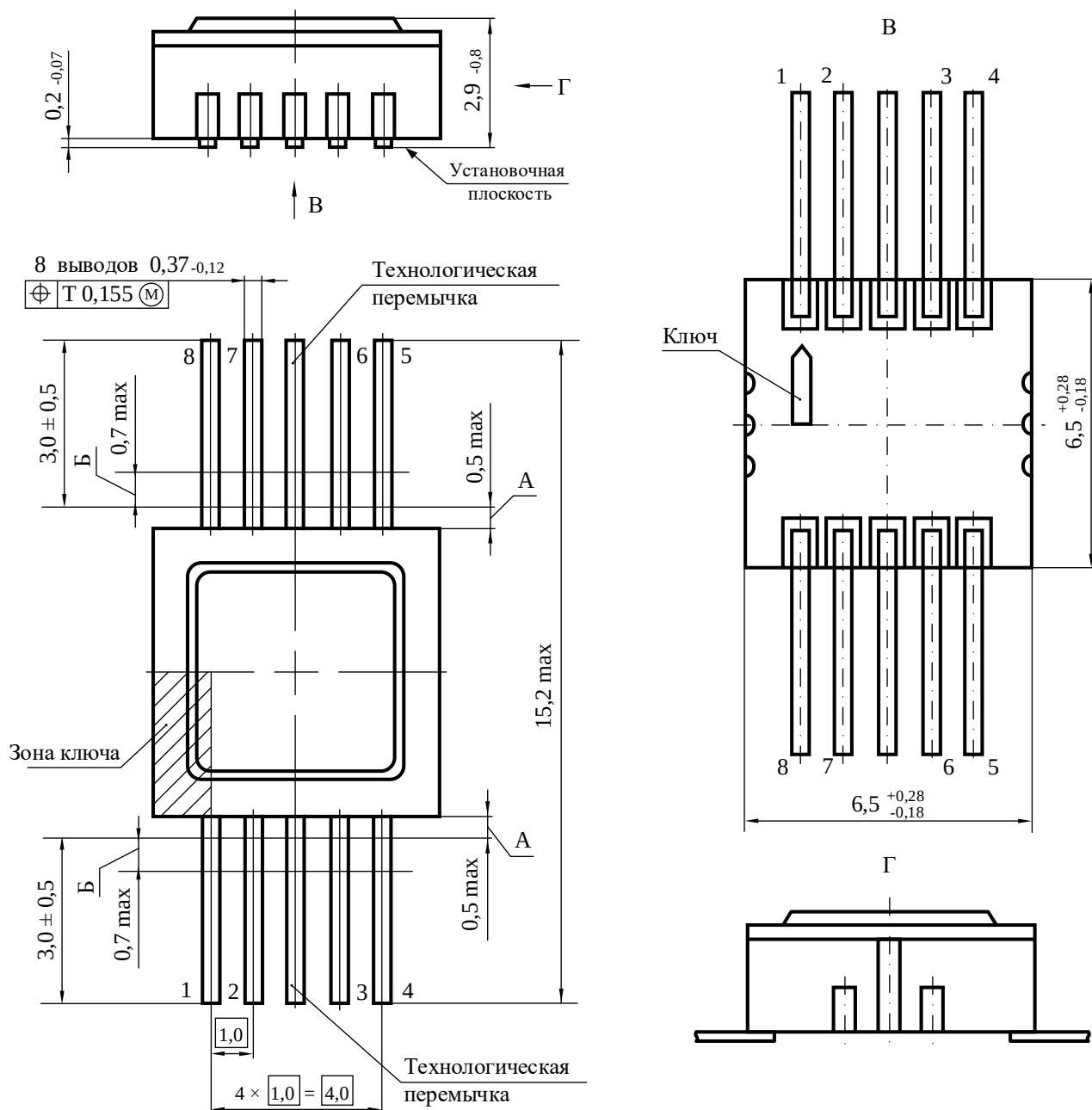
Микросхемы устойчивы к воздействию статического электричества с потенциалом не менее 2 000 В.

9 Предельно-допустимые характеристики микросхемы

Таблица 5 – Предельно-допустимые и предельные режимы эксплуатации микросхем

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма параметра			
		Предельно- допустимый режим		Предельный режим	
		не менее	не более	не менее	не более
Напряжение источника питания, В	U_{CC}	4,5	5,5	–	6,0
Входное напряжение низкого уровня, В	U_{IL}	0	0,8	– 0,3	–
Входное напряжение высокого уровня, В	U_{IH}	2,4	U_{CC}	–	$U_{CC} + 0,3$
Входное напряжение приемника, В	U_{LR}	– 7	12	– 8	13
Дифференциальное пороговое напряжение приемника, мВ, при: $-7В < U_{LR} < 12 В$	U_{TH}	– 200	– 50	–	–
Скорость передачи данных, Мбит/с	f_{DR}	–	30	–	–
Примечание – Не допускается одновременное воздействие нескольких предельных режимов					

10 Габаритный чертеж микросхемы



Примечания

- 1 А – зона, не контролируемая по толщине и ширине вывода;
- 2 Б – длина вывода, в пределах которой производится контроль смещения плоскостей симметрии выводов от номинального расположения;
- 3 Форма ключа не регламентируется;
- 4 Нумерация выводов показана условно.

Рисунок 8 – Габаритный чертеж микросхемы в корпусе Н02.8-1В

11 Информация для заказа

Обозначение	Маркировка	Тип корпуса	Температурный диапазон, °С
K5559ИН27У	34055	H02.8-1В	от – 60 до 125

Условное обозначение микросхем при заказе в договоре на поставку и в конструкторской документации другой продукции должно состоять из:

- наименование изделия – микросхема;
- обозначения типа (типономинала);
- обозначения технических условий ТСКЯ.431000.002ТУ;
- обозначения спецификации ТСКЯ.431323.033СП.

Пример обозначения микросхем:

Микросхема K5559ИН27У – ТСКЯ.431000.002ТУ, ТСКЯ.431323.033СП.

Лист регистрации изменений

№ п/п	Дата	Версия	Краткое содержание изменения	№№ изменяемых листов
1	02.11.2023	1.0.0	Введена впервые	
2	13.11.2023	1.1.0	Таблицы 2, 3 исправлены Таблица 4 – режимы измерения параметров I_{CC} , I_{SHDN} скорректированы	6, 7 11
3	12.03.2024	1.2.0	Раздел «Временные диаграммы» обновлен Таблица 4 – информация о параметрах I_{OS_D} , I_{OSF_D} скорректированы, $U_{O_D} \rightarrow U_{OD}$, $\Delta U_{O_D} \rightarrow \Delta U_{OD}$	8 11
4	10.06.2024	1.2.1	Добавлено значение параметра Скорость передачи данных в таблице 5	13
5	07.04.2025	1.2.2	Добавлено значение теплового сопротивления, исправлена масса микросхемы; Раздел 11 – добавлена информация о ТУ	1 15