



## Микросхема приемопередатчика по стандарту RS-485/422 MDR3401FI



YY – год выпуска  
WW – неделя выпуска

### Основные параметры микросхемы:

- Напряжение источника питания от 3,0 до 5,5 В;
- Входной импеданс приемника соответствует 1/8 единице нагрузки, что допускает параллельное включение до 256 микросхем;
- Синфазное напряжение шины данных от минус 7 до плюс 12 В;
- Защита от перегрева;
- Защита от короткого замыкания;
- Скорость передачи данных до 30 Мбит/с;
- Температурный диапазон от минус 40 °С до плюс 85 °С.

### Тип корпуса:

- 8-выводной пластмассовый корпус DFN8 5×6×1,6 (1,27).  
Масса микросхем не более 0,2 г.

### Общее описание и области применения

Микросхемы интегральные MDR3401FI (далее – микросхемы) предназначены для использования в аппаратуре в качестве приемопередатчика по стандарту RS-485/422 со скоростью передачи данных до 30 Мбит/с.

Использование по стандарту RS-422 возможно в случае, когда применяются две микросхемы MDR3401FI. При этом одна микросхема должна быть включена только в режиме передачи, а другая – только в режиме приема.

## Содержание

1	Структурная блок-схема микросхемы .....	3
2	Условное графическое обозначение .....	3
3	Описание выводов .....	4
4	Указания по применению и эксплуатации .....	5
5	Описание функционирования микросхемы .....	6
5.1	Режим передатчика. RS-485.....	6
5.2	Режим приемника. RS-485 .....	6
5.3	Микросхема в режиме «Выключено» (Shutdown) .....	7
5.4	Максимальная длина шины .....	7
6	Временные диаграммы .....	8
7	Типовые схемы включения микросхем .....	10
8	Электрические параметры .....	12
9	Предельно-допустимые характеристики .....	14
10	Габаритный чертеж микросхемы .....	15
11	Информация для заказа .....	16

## 1 Структурная блок-схема

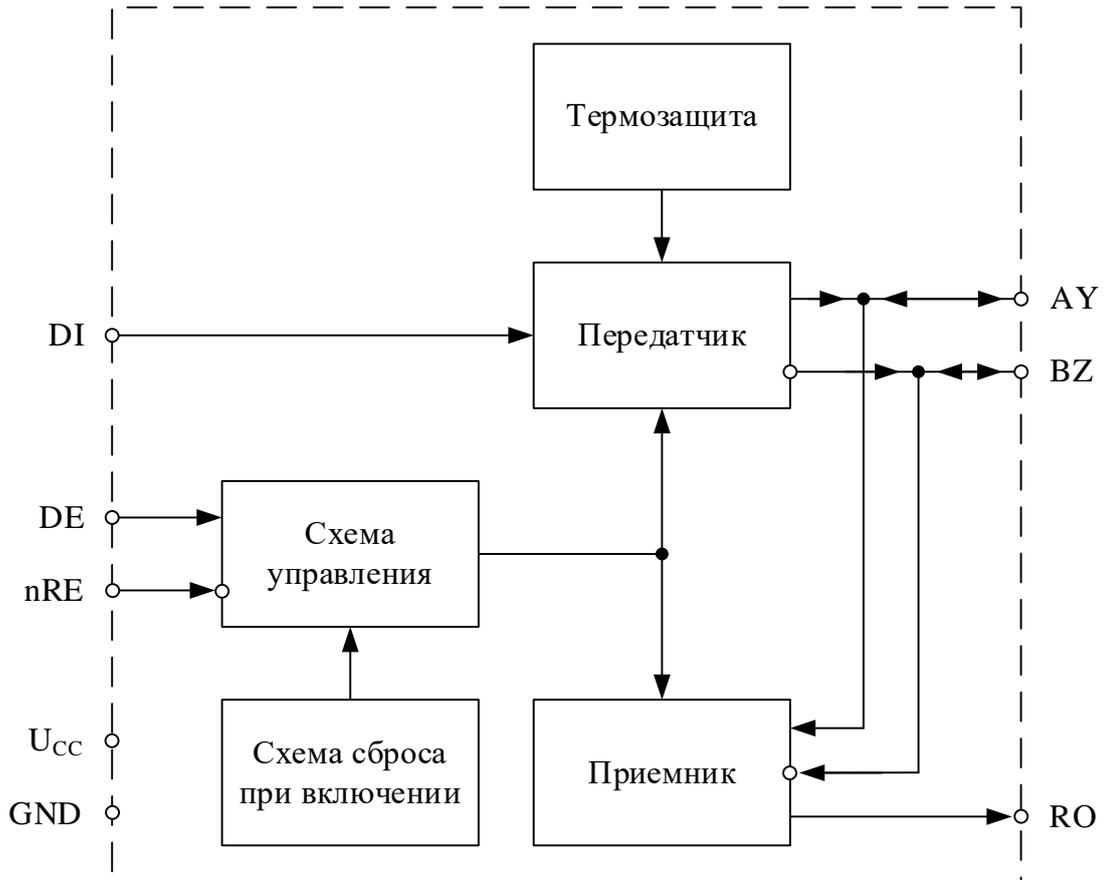


Рисунок 1 – Структурная блок-схема микросхемы

## 2 Условное графическое обозначение

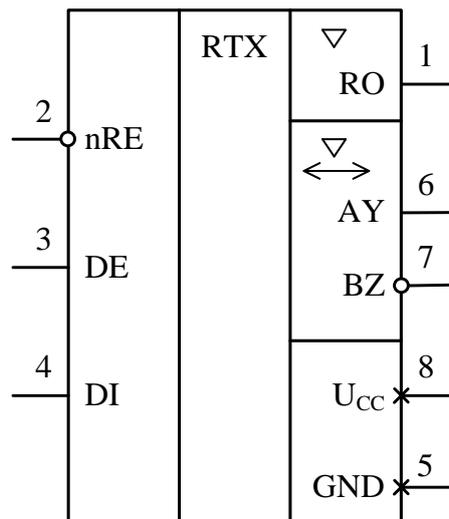


Рисунок 2 – Условное графическое обозначение

### 3 Описание выводов

Таблица 1 – Описание выводов микросхемы

Номер вывода	Обозначение вывода	Функциональное назначение вывода	
1	RO	Выход	Выход приемника
2	nRE	Вход	Включение/выключение приемника: «0» – приемник включен; «1» – приемник выключен
3	DE	Вход	Включение/выключение передатчика: «0» – передатчик выключен; «1» – передатчик включен
4	DI	Вход	Вход передатчика
5	GND	GND	Общий
6	AY	Вход/выход	«Положительный» выход передатчика / вход приемника
7	BZ	Вход/выход	«Отрицательный» выход передатчика / вход приемника
8	UCC	PWR	Питание

#### 4 Указания по применению и эксплуатации

При ремонте аппаратуры и измерении параметров замену микросхем необходимо проводить только при отключенных источниках питания.

Инструмент для пайки (сварки) и монтажа не должен иметь потенциал, превышающий 0,3 В относительно шины общий.

Запрещается подведение каких-либо электрических сигналов (в том числе шин питания и общий) к выходу RO, если он не используется.

Неиспользуемые логические входы nRE, DE и DI необходимо соединить с шиной общий или с шиной питания в соответствии с таблицами истинности.

Конденсаторы, подключаемые к выводу питания, необходимо располагать как можно ближе к корпусу микросхемы.

Порядок подачи и снятия напряжения питания и входных сигналов на микросхему:

– подача (включение микросхемы): общий, питание, входные сигналы или одновременно;

– снятие (выключение микросхемы): одновременно или в обратном порядке.

Допускается подача входных напряжений на входы/выходы AY и BZ при отключенном напряжении питания.

Типовые схемы включения микросхем приведены в разделе 7 «Типовые схемы включения».

## 5 Описание функционирования микросхемы

### 5.1 Режим передатчика. RS-485

Выходы передатчика имеют ограничение скорости нарастания/спада выходного сигнала для уменьшения уровня электромагнитных помех и отражений при неидеально согласованной шине. Таким образом обеспечивается стабильная передача информации.

В схеме реализовано два механизма защиты выходов передатчика:

- по максимальному выходному току;
- по рассеиваемой мощности.

Защита активизируется в случаях неправильного использования схемы приемопередатчика: замыкания выходов передатчика на шины питания и/или общий, а также при возникновении конфликтных ситуаций – попытки одновременной передачи данных несколькими приемопередатчиками.

Схема термозащиты срабатывает при температуре кристалла не менее 160 °С и переводит схему передатчика в состояние «Выключено».

Таблица истинности работы передатчика микросхемы приведена в таблице 2.

Таблица 2 – Таблица истинности работы передатчика

Входы			Выходы
nRE	DE	DI	AY – BZ
X	1	1	$\geq U_{O\_D}$
X	1	0	$\leq -U_{O\_D}$
0	0	X	Z
1	0	X	Z. Режим «Выключено»
Примечание – Логический уровень на выводе: 1 – логическая «1»; 0 – логический «0»; X – любое значение: логическая «1» или логический «0»; Z – высокий импеданс (высокое выходное сопротивление)			

### 5.2 Режим приемника. RS-485

Таблица истинности работы приемника микросхемы приведена в таблице 3.

Таблица 3 – Таблица истинности работы приемника

Входы			Выходы
nRE	DE	AY – BZ	RO
0	X	$\geq -50$ мВ	1
0	X	$\leq -200$ мВ	0
0	X	Обрыв/замыкание	1
1	1	X	Z
1	0	X	Z. Режим «Выключено»
Примечание – Логический уровень на выводе: 1 – логическая «1»; 0 – логический «0»; X – любое значение: логическая «1» или логический «0»; Z – высокий импеданс (высокое выходное сопротивление)			

Приемник микросхемы имеет встроенное смещение, поэтому для задания смещения в линии не требуется использование внешних резисторов.

Входной импеданс приемника RS-485 по стандарту должен быть не менее 12 кОм (одна единица нагрузки), стандартный передатчик способен работать на 32 единицы нагрузки. Входной импеданс микросхем составляет 1/8 единицы нагрузки (не менее 96 кОм), что позволяет параллельно подключить к шине до 256 эквивалентных приемопередатчиков. Также допустима комбинация на шине микросхем с приемопередатчиками, имеющими другой входной импеданс.

### **5.3 Микросхема в режиме «Выключено» (Shutdown)**

Подача на вход DE логического «0» при подаче на вход nRE логической «1» переводит микросхему в режим «Выключено» с пониженным током потребления. Микросхема не переходит в этот режим, если время удержания комбинации DE = «0» и nRE = «1» на входах меньше 50 нс. Для гарантированного переключения в режим «Выключено» время удержания комбинации DE = «0» и nRE = «1» на входах должно быть не менее 700 нс.

### **5.4 Максимальная длина шины**

Максимальная длина шины по стандарту RS-485 составляет 1200 м. В случае превышения данной длины следует использовать повторители.

## 6 Временные диаграммы

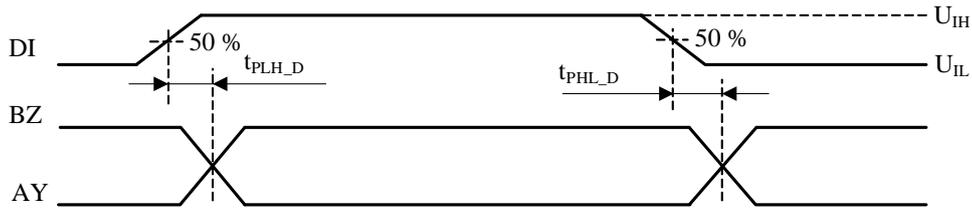


Рисунок 3 – Временная диаграмма при измерении  $t_{PLH\_D}$  и  $t_{PHL\_D}$

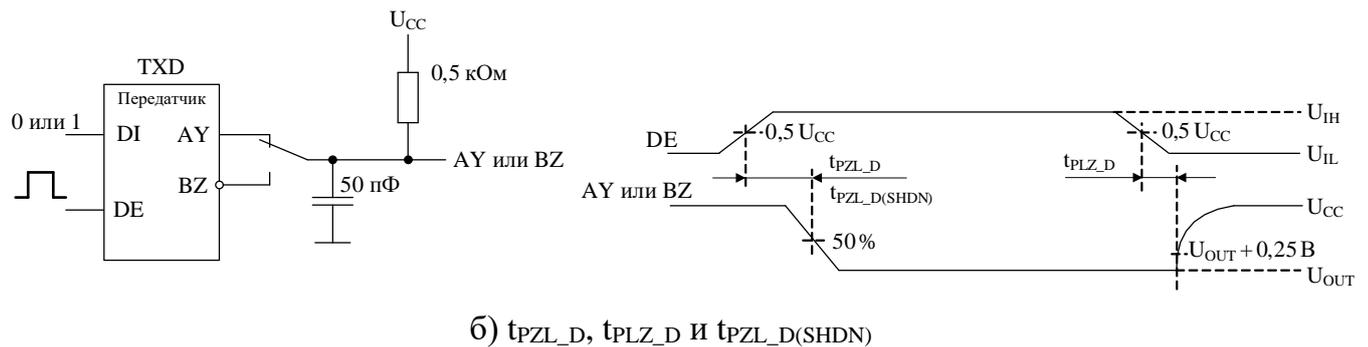
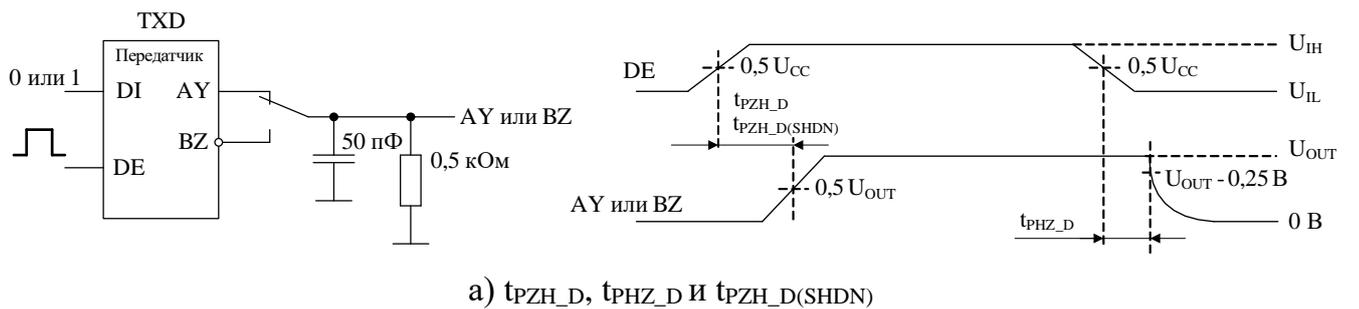


Рисунок 4 – Условные схемы включения и временные диаграммы при измерении

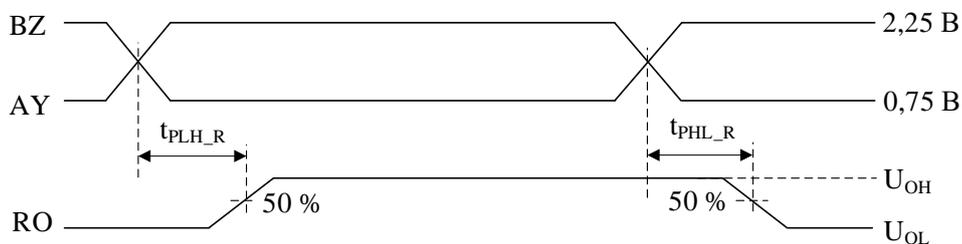
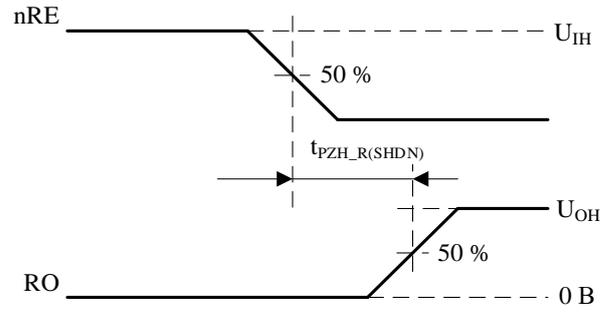
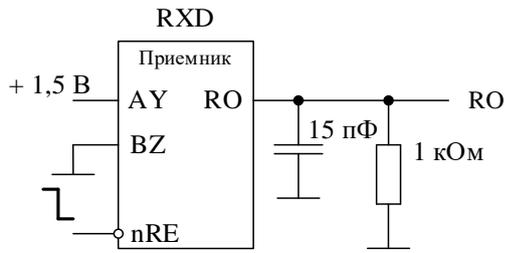
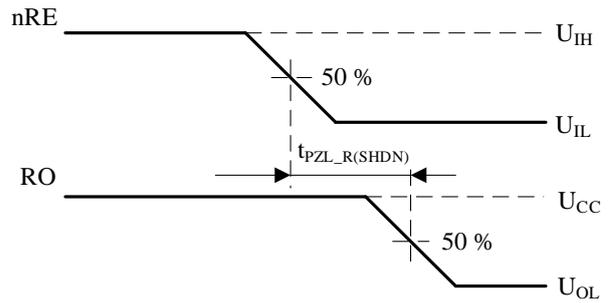
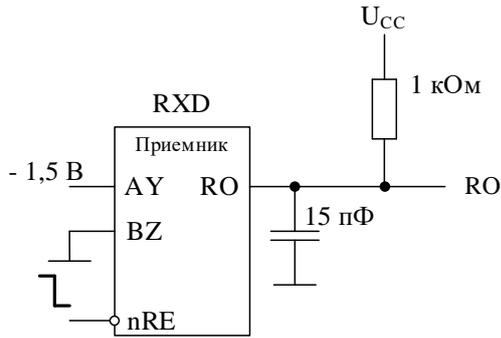


Рисунок 5 – Временная диаграмма при измерении  $t_{PLH\_R}$  и  $t_{PHL\_R}$



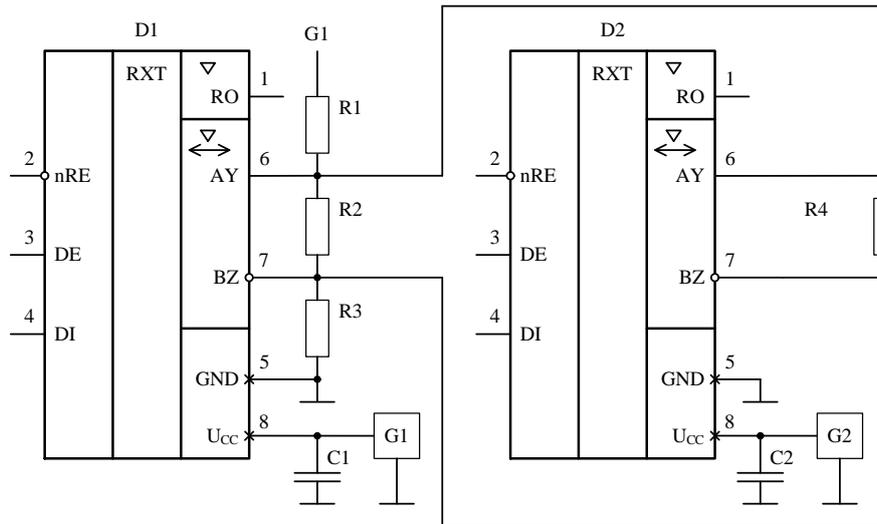
а)  $t_{PZH\_R(SHDN)}$



б)  $t_{PZL\_R(SHDN)}$

Рисунок 6 – Условные схемы включения и временные диаграммы при измерении

## 7 Типовые схемы включения



C1, C2 – конденсаторы емкостью не менее 0,1 мкФ ± 20 %;

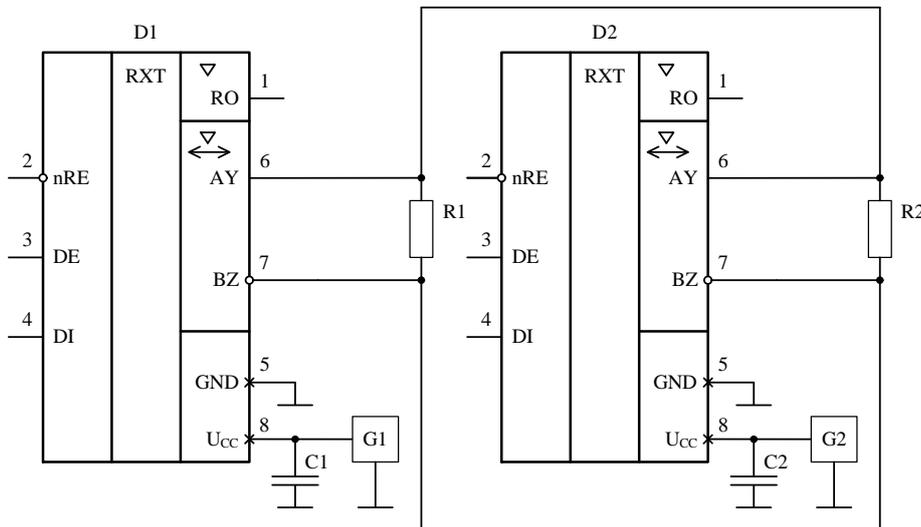
D1, D2 – включаемые микросхемы MDR3401FI;

G1, G2 – источники напряжения питания 3,0 – 5,5 В;

R1 – R4 – резисторы сопротивлением:  $R1 = R3 = 583 \text{ Ом} \pm 0,5 \%$ ,  
 $R2 = 133 \text{ Ом} \pm 0,5 \%$ ,  
 $R4 = 120 \text{ Ом} \pm 0,5 \%$ .

При использовании линии передачи с типовым волновым сопротивлением 120 Ом линия должна быть согласована с обоих концов резисторами сопротивлением 120 Ом.

Рисунок 7 – Типовая схема включения микросхем с внешним смещением линии (RS-485)



C1, C2 – конденсаторы емкостью не менее 0,1 мкФ ± 20 %;

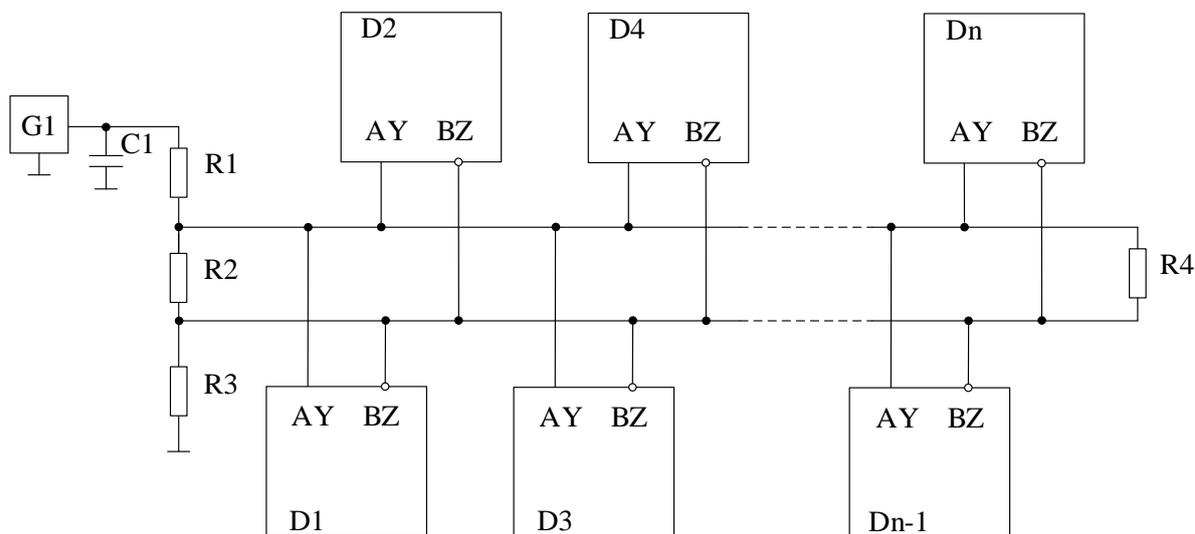
D1, D2 – включаемые микросхемы MDR3401FI;

G1, G2 – источники напряжения питания 3,0 – 5,5 В;

R1, R2 – резисторы сопротивлением 120 Ом.

Микросхемы должны использоваться в линии передачи, согласованной с обоих концов резисторами сопротивлением 120 Ом.

Рисунок 8 – Типовая схема включения микросхем без внешнего смещения линии (RS-485)



- C1 – конденсатор емкостью не менее 0,1 мкФ ± 20 %;  
 D1 – Dn – микросхемы MDR3401FI;  
 G1 – источник напряжения питания 3,0 – 5,5 В;  
 R1 – R4 – резисторы сопротивлением: R1 = R3 = 583 Ом ± 0,5 %, R2 = 133 Ом ± 0,5 %, R4 = 120 Ом ± 0,5 %.

Рисунок 9 – Типовая схема подключения резисторов для организации напряжения смещения в линии (RS-485)

Сопротивления резисторов на рисунках 7, 9 рассчитаны для напряжения питания 5,0 В и напряжения смещения в линии минус 250 мВ.

Для других напряжений питания и напряжений смещения в линии расчет номиналов резисторов защитного смещения R1 – R3 производится по формулам

$$R1 = R3 = \left( \frac{U_{CC}}{|U_{CM}|} + 1 \right) \cdot 27,8 \text{ (Ом)}; \tag{1}$$

$$R2 = \frac{1}{\frac{1}{R4} - \frac{1}{2 \cdot R3}} \text{ (Ом)}, \tag{2}$$

где  $U_{CM}$  – напряжение смещения в линии, В;

R4 – согласующий резистор, Ом. R4 = 120 Ом.

Резисторы необходимо выбирать из рядов предпочтительных значений согласно ГОСТ 28884 в соответствии с допустимым отклонением по напряжению питания.

## 8 Электрические параметры

Таблица 4 – Электрические параметры микросхем

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды, °С
		не менее	не более	
Выходное дифференциальное напряжение передатчика, В, при: $4,5 \leq U_{CC} \leq 5,5$ В, при: $R_L = 100$ Ом; $R_L = 54$ Ом	$U_{OD}$	2,5	$U_{CC}$	25, 85, – 40
$R_L = 54$ Ом		2,0		
при: $3,0 \leq U_{CC} < 4,5$ В, при: $R_L = 100$ Ом, $R_L = 54$ Ом		1,5		
Изменение выходного дифференциального напряжения передатчика, В	$\Delta U_{OD}$	–	0,2	
Выходное синфазное напряжение передатчика, В, при: $R_L = 100$ Ом, $R_L = 54$ Ом	$U_{OC}$	–	3	
Изменение выходного синфазного напряжения передатчика, В, при: $R_L = 100$ Ом; $R_L = 54$ Ом	$\Delta U_{OC}$	–	0,2	
Выходное напряжение высокого уровня приемника, В, при: $I_O = -1$ мА	$U_{OH}$	$U_{CC} - 0,6$	–	
Выходное напряжение низкого уровня приемника, В, при: $I_O = 1$ мА	$U_{OL}$	–	0,4	
Ток потребления, мА, при: $U_{nRE} = 0$ В, $U_{DE} = U_{CC}$ , без нагрузки $U_{nRE} = U_{CC}$ , $U_{DE} = U_{CC}$ , без нагрузки $U_{nRE} = 0$ В, $U_{DE} = 0$ В	$I_{CC}$	–	1,8	
Ток потребления в состоянии «Выключено», мА (приемник и передатчик выключены), при: $U_{nRE} = U_{CC}$ , $U_{DE} = 0$ В	$I_{SHDN}$	–	20	
Входной ток высокого/низкого уровня, мА, на выводах nRE, DE и DI	$I_{IH}$ $I_{IL}$	– 1	1	
Ток утечки на входе приемника, мА	$I_{L\_R}$	– 100	125	
Ток короткого замыкания выхода передатчика, мА, при: $U_{CC} \leq U_{AY}(U_{BZ}) \leq 12$ В	$I_{OS\_D}$	40	250	
при: $-7$ В $\leq U_{AY}(U_{BZ}) \leq 0$		– 250	– 40	

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение параметра	Норма параметра		Температура среды, °С
		не менее	не более	
Минимальный ток короткого замыкания передатчика, мА, при: $U_{CC} - 1 \text{ В} \leq U_{AY}(U_{BZ}) \leq 12 \text{ В}$ при: $-7 \text{ В} \leq U_{AY}(U_{BZ}) \leq 1 \text{ В}$	I <sub>OSF_D</sub>	20	–	25, 85, – 40
		–	– 20	
Выходной ток приемника в состоянии «Выключено», мкА	I <sub>OZ_R</sub>	– 1	1	
Ток короткого замыкания выхода приемника, мА, при: $0 \text{ В} \leq U_{RO} < U_{CC}$	I <sub>OS_R</sub>	– 110	110	
Время задержки распространения сигнала передатчика при включении/ выключении, нс, при: $C_L = 50 \text{ пФ}, R_L = 54 \text{ Ом},$ при: $4,5 \text{ В} \leq U_{CC} \leq 5,5 \text{ В};$ при: $3,0 \text{ В} \leq U_{CC} < 4,5 \text{ В}$	t <sub>PLH_D</sub> t <sub>PHL_D</sub>	–	15	
			25	
Время задержки распространения сигнала передатчика при переходе из состояния «Выключено» в состояние высокого/низкого уровня, нс, при: $U_{nRE} = 0 \text{ В}$ (приемник включен)	t <sub>PZH_D</sub> t <sub>PZL_D</sub>	–	60	
Время задержки распространения сигнала передатчика при переходе из состояния высокого/низкого уровня в состояние «Выключено», нс, при: $U_{nRE} = 0 \text{ В}$ (приемник включен)	t <sub>PHZ_D</sub> t <sub>PLZ_D</sub>	–	100	
Время задержки распространения сигнала передатчика при переходе из состояния «Выключено» в состояние высокого/низкого уровня, мкс, при: $U_{nRE} = U_{CC}$ (приемник выключен)	t <sub>PZH_D(SHDN)</sub> t <sub>PZL_D(SHDN)</sub>	–	5,5	
Время задержки распространения сигнала приемника при включении/выключении, нс	t <sub>PLH_R</sub> t <sub>PHL_R</sub>	–	60	
Разность задержек распространения сигнала приемника, нс, $ t_{PLH_R} - t_{PHL_R} $	t <sub>SKREW_R</sub>	–	30	
Время задержки распространения сигнала приемника при переходе из состояния «Выключено» в состояние высокого/низкого уровня, мкс, при: $U_{DE} = 0 \text{ В}$ (передатчик выключен)	t <sub>PZH_R(SHDN)</sub> t <sub>PZL_R(SHDN)</sub>	–	5,5	

Микросхемы должны быть устойчивы к воздействию статического электричества с потенциалом не менее 2 000 В.

## 9 Предельно-допустимые характеристики

Таблица 5 – Предельно-допустимые и предельные режимы эксплуатации микросхем

Наименование параметра, единица измерения	Буквенное обозначение параметра	Норма параметра			
		Предельно- допустимый режим		Предельный режим	
		не менее	не более	не менее	не более
Напряжение источника питания, В	$U_{CC}$	3,0	5,5	–	6,0
Входное напряжение низкого уровня, В	$U_{IL}$	0	0,8	– 0,3	–
Входное напряжение высокого уровня, В	$U_{IH}$	2,4	$U_{CC}$	–	$U_{CC} + 0,3$
Входное напряжение приемника, В	$U_{LR}$	– 7	12	– 8	13
Дифференциальное пороговое напряжение приемника, мВ, при: $-7В < U_{LR} < 12 В$	$U_{TH}$	– 200	– 30	–	–
Скорость передачи данных, Мбит/с	$f_{DR}$	–	30	–	–
Примечание – Не допускается одновременное воздействие нескольких предельных режимов					

### 10 Габаритный чертеж

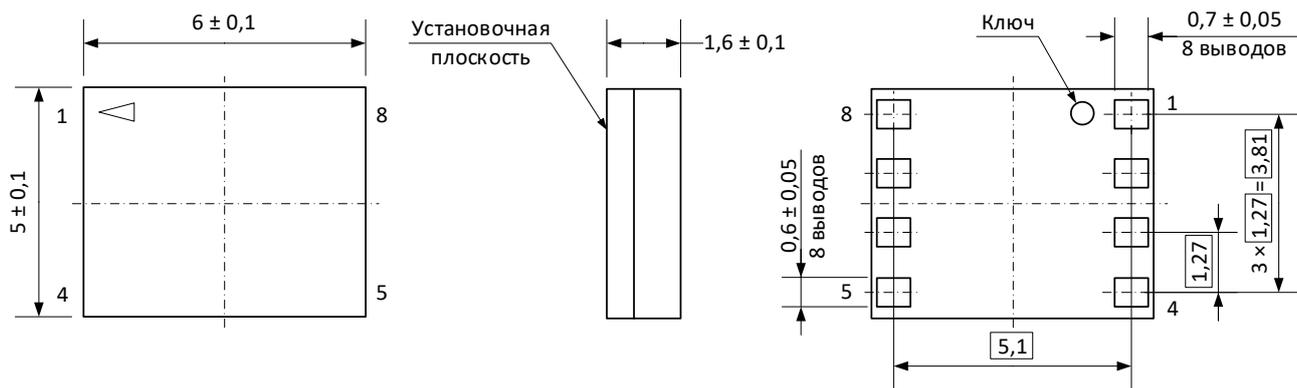


Рисунок 10 – Микросхема в корпусе DFN8 5×6×1,6 (1,27)

**11 Информация для заказа**

Обозначение	Маркировка	Тип корпуса	Температурный диапазон, °С
MDR3401FI	3401	DFN 5×6×1,6 (1,27)	от – 40 до 85

