

Плата тестирования памяти FIFO предназначена для тестирования микросхем памяти FIFO 1645РП1Т. Плата позволяет производить измерения сигналов с помощью осциллографа, так же позволяет задавать конфигурации тестирования, отображать информацию или результаты тестов, отображать установление флагов. Наличие двух микроконтроллеров позволяет имитировать ситуацию, когда память FIFO служит буферным элементом между двумя независимыми устройствами, с собственными скоростями обращения к памяти.