**HAL SYS**

# Defines

|  |  |  |
| --- | --- | --- |
| Имя define | Значение | Описание |
| \_\_NOP | **asm**("nop;;") | Можно использовать в С-коде ассемблерную команду “nop” |
| \_\_RDS | **asm**("rds;;") | Можно использовать в С-коде ассемблерную команду “rds” |
| \_\_BTBEN | **asm**("btben;;") | Можно использовать в С-коде ассемблерную команду “btben” |
| \_\_IDLE | **asm**("idle;;") | Можно использовать в С-коде ассемблерную команду “idle” |

# void HAL\_SYS\_SDRAMEnable(int sdrconValue)

**Резюме**

**#include <hal\_1967VN028.h>**

**void** **HAL\_SYS\_SDRAMEnable**(**int** sdrconValue)

**int** sdrconValue – значение регистра SDRCON

**Описание**

Функция включает контроллер SDRAM. Процессор с ID=000 выполняет одновременную запись значения sdrconValue в регистр SDRCON всех процессоров кластера путём обращения к широковещательному пространству (broadcast). Функция завершается лишь после установки 13 бита регистра SYSTAT в процессоре с ID=000 (т.е. функция дожидается включения SDRAM).

**Пример 1**

**#include <hal\_1967VN028.h>**

**int** **main**(**void**){

**int** sdrconValue = SDRCON\_INIT | SDRCON\_RAS2PC5 | SDRCON\_PC2RAS2 |  
 SDRCON\_REF1100 | SDRCON\_PG1K | SDRCON\_CLAT2 | SDRCON\_ENBL;

HAL\_SYS\_SDRAMEnable(sdrconValue);

**return** 0;

}

# void HAL\_SYS\_SDRAMDisable(void)

**Резюме**

**#include <hal\_1967VN028.h>**

**void** **HAL\_SYS\_SDRAMEnable**(**void**)

**Описание**

Функция выключает контроллер SDRAM путем записи нуля в регистр SDRCON. При выполнении функции на процессоре с ID=000 запись нуля в регистр SDRCON происходит для всех процессоров кластера путём обращения к широковещательному пространству (broadcast). При выполнении функции на процессоре с ID != 000 выполняется запись нуля только во внутренний регистр SDRCON.

**Пример 1**

**#include <hal\_1967VN028.h>**

**int** **main**(**void**){

HAL\_SYS\_SDRAMDisable();

**return** 0;

}

# void HAL\_SYS\_SRAMEnable(int sysconValue)

**Резюме**

**#include <hal\_1967VN028.h>**

**void** **HAL\_SYS\_SRAMEnable**(**int** sysconValue)

**int** sysconValue – значение регистра SYSCON

**Описание**

Функция включает контроллер SRAM. Процессор с ID=000 выполняет одновременную запись значения sysconValue в регистр SYSCON всех процессоров кластера путём обращения к широковещательному пространству (broadcast). Функция завершается лишь после окончания записи значения sysconValue в регистр SYSCON.

**Пример 1**

**#include <hal\_1967VN028.h>**

**int** **main**(**void**){

**int** sysconValue = SYSCON\_MP\_WID64 | SYSCON\_MEM\_WID64 | SYSCON\_MSH\_PIPE2 |

SYSCON\_MSH\_WT0 | SYSCON\_MSH\_IDLE | SYSCON\_MS1\_PIPE1 |

SYSCON\_MS1\_WT0 | SYSCON\_MS1\_IDLE | SYSCON\_MS0\_SLOW |

SYSCON\_MS0\_WT3 | SYSCON\_MS0\_IDLE;

HAL\_SYS\_SRAMEnable(sysconValue);

**return** 0;

}

# void HAL\_SYS\_SRAMDisable(void)

**Резюме**

**#include <hal\_1967VN028.h>**

**void** **HAL\_SYS\_SRAMDisable**(**void**)

**Описание**

Функция выключает контроллер SRAM путем записи нуля в регистр SYSCON. При выполнении функции на процессоре с ID=000 запись нуля в регистр SYSCON происходит длявсех процессоров кластера путём обращения к широковещательному пространству (broadcast). При выполнении функции на процессоре с ID != 000 выполняется запись нуля только во внутренний регистр SYSCON.

**Пример 1**

**#include <hal\_1967VN028.h>**

**int** **main**(**void**){

HAL\_SYS\_SDRAMDisable();

**return** 0;

}