

Перв. примен.

Справ. №

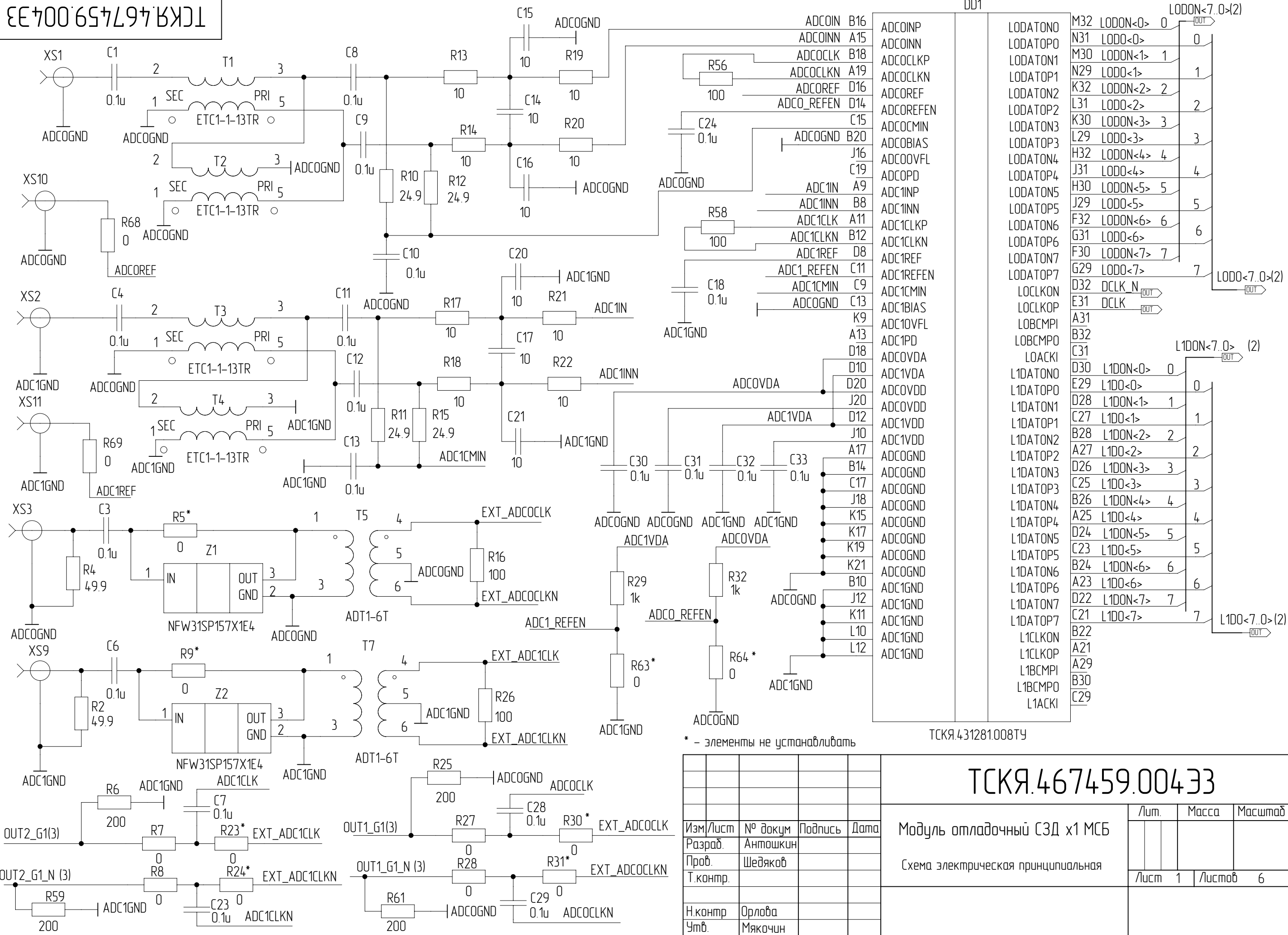
Инд. № докум. Подп. и дата

Взам. инд. №

Подп. и дата

Инд. № подл.

ТСКЯ.467459.004



* - элементы не устанавливать

ТСКЯ.431281.008ТУ

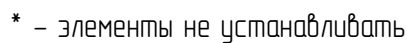
ТСКЯ.467459.004ЗЗ

Изм/Лист	№ докум	Подпись	Дата
Разраб.	Антошкин		
Проб.	Шедяков		
Т.контр.			
Н.контр	Орлова		
Утв.	Мякошин		

Модуль отладочный СЗД x1 МСБ
Схема электрическая принципиальная

Лист	1	Листов	6
------	---	--------	---

Инв. № подл.	Подп. и дата	Взам. инв. №	Инв. № дубл.	Подп. и дата



Изм.	Лист	№ докум	Подпись	Дата

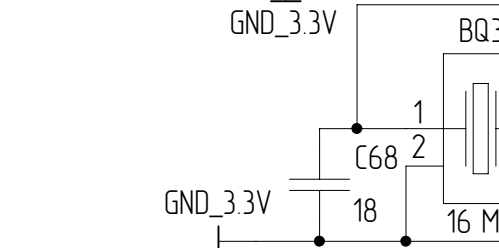
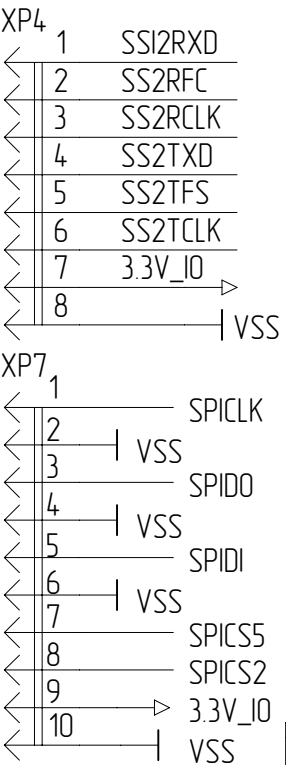
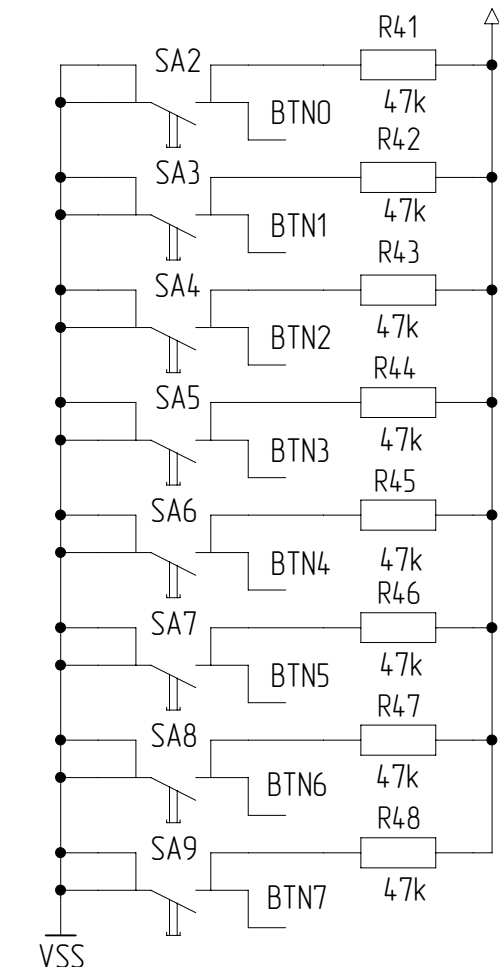
Лист

2

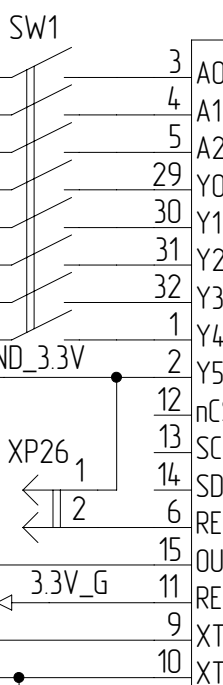
Формат А3

Ихб. № подл	Подн. и дата	Взам. ихб. №	Ихб. № дудл	Подн. и дата

ТСКЯ.467459.00433



BUSYTS	AB4	Y4
IRQTS	AA3	R3
BTN4	R3	T4
BTN5	T4	U3
BTN6	U3	V2
BTN7	V2	W1
BTN0	W1	V4
BTN1	V4	W3
BTN2	W3	Y2
BTN3	Y2	N1
SPICLK(2,6)	N1	L1
SPIDI	L1	M2
SPIDO(2,6)	M2	L3
SPICSO	L3	K2
SPICS1(2)	K2	K4
SPICS2	K4	J1
SPICS4(6)	J1	J3
SPICS5	J3	H4
SSI1RCLK(2,6)	H4	G1
SSI1TXD(6)	G1	G3
SSI1TFS(6)	G3	F4
SSI1TCLK(6)	F4	H2
SSI1RFS(6)	H2	E3
SSI1RXD(6)	E3	F2
SS2RCLK	F2	C1
SS2TXD	C1	D2
SS2TFS	D2	C3
SS2TCLK	C3	E1
SS2RFC	E1	A3
SSI2RXD	A3	B2

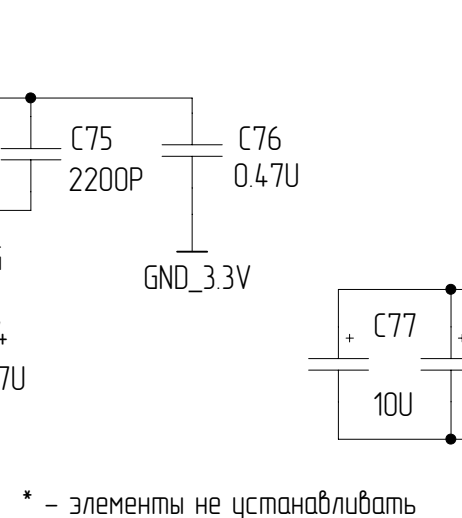
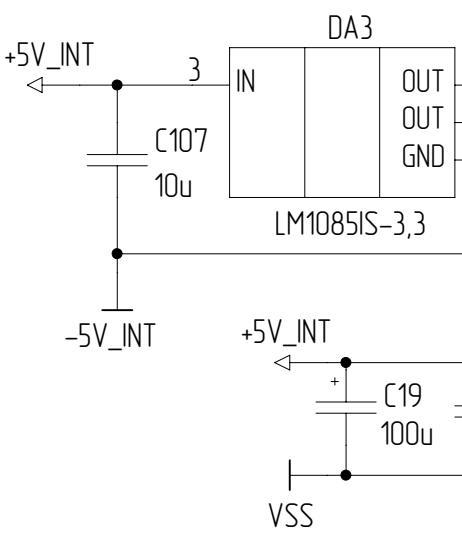
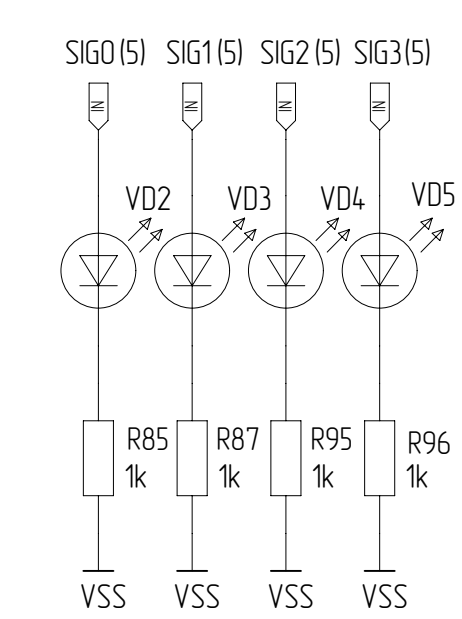
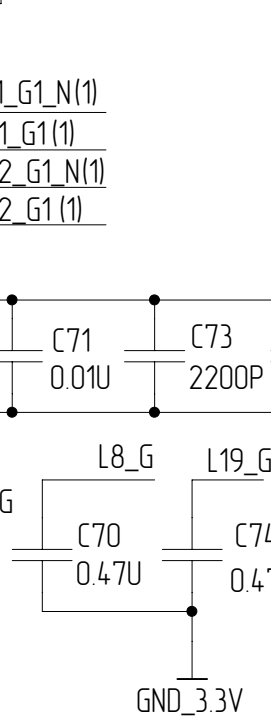


VCCLK	AD4	BO
VCVSYNC	AC3	B1
VCHSYNC	AB2	B2
VCDATA0	AA1	B3
VCDATA1	AD2	B4
VCDATA2	AC1	B5
VCDATA3	AE3	GO
VCDATA4	AE1	G1
VCDATA5	AF2	G2
VCDATA6	AG1	G3
VCDATA7	AF4	G4
SPICLK	AG3	G5
SPIDI	AH2	RO
SPIDO	AJ1	R1
SPICSO	AH4	R2
SPICS1	AJ3	R3
SPICS2	AK2	R4
SPICS3	AL1	R5
SPICS4	AJ5	IRQ0n
SPICS5	AK4	IRQ1n
SSI1RCLK	AL3	IRQ2n
SSI1TXD	AM2	IRQ3n
SSI1TFS	AJ7	LCDPWM
SSI1TCLK	AK6	LCDRDY
SSI1RFS	AL5	VSYNC
SSI1RXD	AM4	HSYNC
SS2RCLK	AM6	LCCLK
SS2TXD	N3	U1TXD
SS2TFS	M4	U1RXD
SS2TCLK	P2	U2TXD
SS2RFC	P4	U2RXD
SSI2RXD		

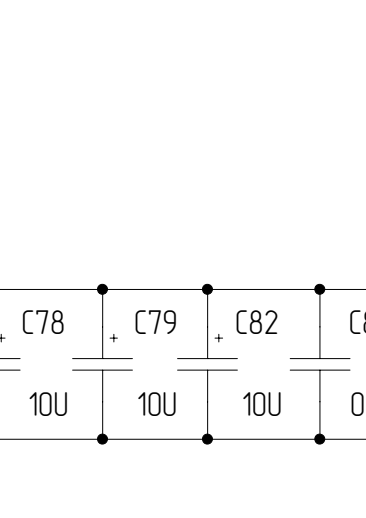
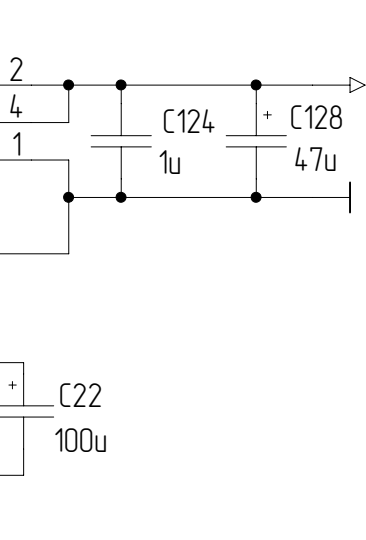
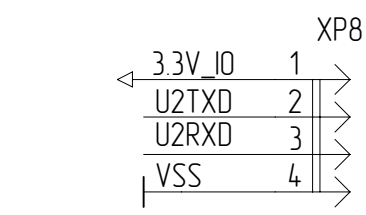
OUT1	27	OUT1_G1_N(1)
nOUT1	26	OUT1_G1(1)
OUT2	23	OUT2_G1_N(1)
nOUT2	22	OUT2_G1(1)
LDO	8	L8_G
LDO	17	L19_G
LDO	19	L19_G
FILTER	16	C71
LOCKED	20	C73
VDD	7	C75
VDD	18	C76
VDD	21	C70
VDD	28	C74
GND	24	
GND	25	
EP	33	

AD9552BCPZ

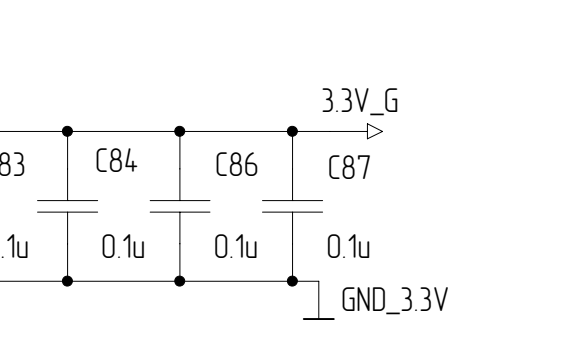
LCB0	AD4	BO
LCB1	AC3	B1
LCB2	AB2	B2
LCB3	AA1	B3
LCB4	AD2	B4
LCB5	AC1	B5
LCG0	AE3	GO
LCG1	AE1	G1
LCG2	AF2	G2
LCG3	AG1	G3
LCG4	AF4	G4
LCG5	AG3	G5
LCR0	AH2	RO
LCR1	AJ1	R1
LCR2	AH4	R2
LCR3	AJ3	R3
LCR4	AK2	R4
LCR5	AL1	R5
LCT0	AJ5	IRQ0n
LCT1	AK4	IRQ1n
LCT2	AL3	IRQ2n
LCT3	AM2	IRQ3n
LCPWM	AJ7	LCDPWM
LCDRDY	AK6	LCDRDY
LCVSYNC	AL5	VSYNC
LCHSYNC	AM4	HSYNC
LCCLK	AM6	LCCLK
U1TXD	N3	U1TXD
U1RXD	M4	U1RXD
U2TXD	P2	U2TXD
U2RXD	P4	U2RXD



Изм.	Лист	№ докум	Подпись	Дата



	1	IRQTS
	2	+5V_INT
←	3	SPIDO
	4	SPIDI
	5	SPICLK
	6	SPICSO
	7	LCDPWM
	8	
	9	BUSYTS
VSS	10	
	11	
	12	
	13	R0
	14	R1
	15	R2
	16	R3
	17	R4
	18	R5
	19	
	20	
	21	G0
	22	G1
	23	G2
	24	G3
	25	G4
3.3V_G	26	G5
	27	
	28	
	29	B0
	30	B1
GND_G	31	B2
	32	B3
	33	B4
	34	B5
	35	LCCLK
	36	
	37	HSYNC
	38	VSYNC
	39	LCDRDY
	40	
		VSS
		PBD-40



ТСКЯ.467459.00433



